



10/507291

(43) Date de la publication internationale  
18 septembre 2003 (18.09.2003)

PCT

(10) Numéro de publication internationale  
WO 03/077586 A1

(51) Classification internationale des brevets<sup>7</sup> : H04Q 7/38

(21) Numéro de la demande internationale :

PCT/IB03/00868

(22) Date de dépôt international : 11 mars 2003 (11.03.2003)

(25) Langue de dépôt :

français

(26) Langue de publication :

français

(30) Données relatives à la priorité :

02075996.5  
02/07168

11 mars 2002 (11.03.2002)  
7 juin 2002 (07.06.2002)

EP  
FR

(71) *Déposant (pour MC seulement)* : SCHLUMBERGER  
MALCO, INC. [US/US]; 9800 Reistertown Road, Owings  
Mills, MD 21117 (US).

(72) *Inventeurs; et*

(75) *Inventeurs/Déposants (pour US seulement)* : BEAU-  
DOU, Patrice [FR/FR]; 27-29 rue Roque de Fillol,  
F-92800 Puteaux (FR). DUBOIS, Christophe [FR/FR];  
4, avenue Ursulines, F-78300 Poissy (FR).

(74) *Mandataire* : GUILLERM, Patrice; Schlumberger Sys-  
tèmes, 50, avenue Jean-Jaurès, F-92120 Montrouge (FR).

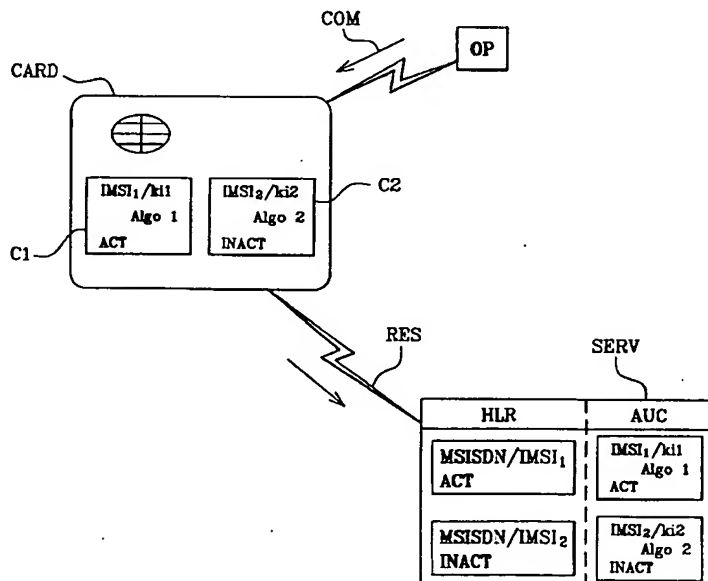
(71) *Déposant (pour tous les États désignés sauf US)* :  
SCLUMBERGER SYSTEMES [FR/FR]; 50 avenue  
Jean-Jaurès, F-92120 Montrouge (FR).

(81) *États désignés (national)* : AE, AG, AL, AM, AT, AU, AZ,  
BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ,  
DE, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM,  
HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK,  
LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX,  
MZ, NI, NO, NZ, OM, PH, PL, PT, RO, RU, SC, SD, SE,

[Suite sur la page suivante]

(54) Title: METHOD OF UPDATING AN AUTHENTICATION ALGORITHM IN A COMPUTER SYSTEM

(54) Titre : MISE A JOUR D'UN ALGORITHME D'AUTHENTIFICATION DANS UN SYSTEME INFORMATIQUE



(57) Abstract: The invention relates to a method of updating an authentication algorithm in at least one data processing device (CARD, SERV) which can store a subscriber identity (IMSI1) which is associated with an authentication algorithm (Algo1) in a memory element of said device (CARD, SERV). The inventive method comprises the following steps, namely: a step whereby a second inactive (Algo2) authentication algorithm is pre-stored in a memory element of the device and a step for switching from the first algorithm (Algo1) to the second algorithm (Algo2) which can inhibit the first algorithm (Algo1) and activate the second (Algo2).

[Suite sur la page suivante]